



Examen Parcial
Ciclo 2004-I

Curso : Arquitectura de Computadora
Grupo : 01
Profesores : Dip., Ing. Gustavo Roselló, Ing. Juan Meza
Día : Viernes 14 de Mayo del 2004
Hora : 11.00 a 13.00 horas
Tiempo : 120 minutos

Nota: El examen es con copias y apuntes.

Esta prohibido el préstamo de calculadoras y correctores

Pregunta N° 01 Dado el diagrama de flujo al reverso de la hoja de su DE equivalente, e implementelo usándola técnica de LE MSI de Mux - Registro - Decoder
(5 Puntos)

Pregunta N° 02 Diseñe el flujograma (4p), la UC (2p) y UP (4p) en Bloques, y el circuito de (10 Puntos) una MEA que dependiendo de la condición de la señal SEL activa en bajo, saque la resta o el máximo común divisor de los números que se encuentran en una RAM de 16x4.

$$\text{mcd}(a, b, c) = \text{mcd}\{a, \text{mcd}[b, c]\}$$

Pregunta N° 03 Del problema anterior de las sentencias LTR y el hardware respectivo que se debe variar para implementarlo,
(5 Puntos)

LOS PROFESORES

