



Universidad Ricardo Palma
FACULTAD DE INGENIERÍA
ESCUELA PROFESIONAL DE INGENIERÍA INFORMÁTICA

PLAN DE ESTUDIOS 2015-II
SÍLABO

1. DATOS ADMINISTRATIVOS

1.1 Nombre del Curso	:	Arquitectura de Computadores
1.2 Código	:	IF 0603
1.3 Tipo del Curso	:	Teórico - Práctico
1.4 Área Académica	:	Hardware, Redes y Comunicación de Datos
1.5 Condición	:	Obligatorio
1.6 Nivel	:	VI Ciclo
1.7 Créditos	:	03
1.8 Horas Semanales	:	Teoría = 2, Laboratorio =3
1.9 Requisito	:	IF 0502 – Circuitos y Sistemas Digitales
1.11 Profesores	:	MSc. Ing. David Arauco Cabrera

2. SUMILLA.

Propósitos Generales

Tiene como propósito proporcionar al estudiante información adecuada sobre: Micro-operaciones. Organización del computador clásico y su programación. Control por microprogramación. CPU. Procesamiento paralelo. CISC vs. RISC. Procesamiento numérico. Sistemas de entrada/salida. Multiprocesadores. Microprocesadores y sus aplicaciones. Arquitecturas de los Microprocesadores. Microprocesadores CISC y RISC. Perspectivas de los Microprocesadores.

Síntesis del contenido:

(1) Conceptos y fundamentos teóricos de Arquitectura de Computadores; (2) Estructura Básica de un computador; (3) Organización de la memoria; (4) La Unidad Central de Proceso. Procesadores RISC y CISC; (5) Organización de Entrada y Salida; (6) Arquitecturas Paralelo. Arquitecturas No Convencionales. Arquitecturas de los Micro- Controladores

3. COMPETENCIAS DE LA CARRERA

- Encuentra la tecnología necesaria del negocio, el gobierno, las instituciones de salud y educacionales y otras organizaciones de económica.
- Desarrolla y mantiene sistemas de software confiable, eficiente y que sea económico desarrollarlos, mantenerlos y que satisfagan los requisitos definidos por los clientes.

4. COMPETENCIAS DEL CURSO

1. Saber los conceptos generales de la Arquitectura de Computadores.
2. Reconocer y evaluar diferentes arquitecturas de computadores.
3. Entender las arquitecturas de los microprocesadores y otros subsistemas del computador y sus respectivas aplicaciones.
4. Reconocer módulos estructurales comerciales y ensamblar PC's.
5. Brindar una idea clara sobre la arquitectura de un computador la cual incluye la estructura, organización, implementación y comportamiento internos del mismo.
6. Reconocer y saber el estudio a fondo de un microcomputador y Micro-Controlador real de tal modo que el alumno esté en capacidad de reconocer sus componentes internos y explicar como estos funcionan.

El curso de Arquitectura de Computadores ha sido organizado en 6 unidades de aprendizaje, las mismas que son:

Unidad 1: Conceptos y fundamentos teóricos de Arquitectura de Computadores

Unidad 2: Estructura Básica de un computador

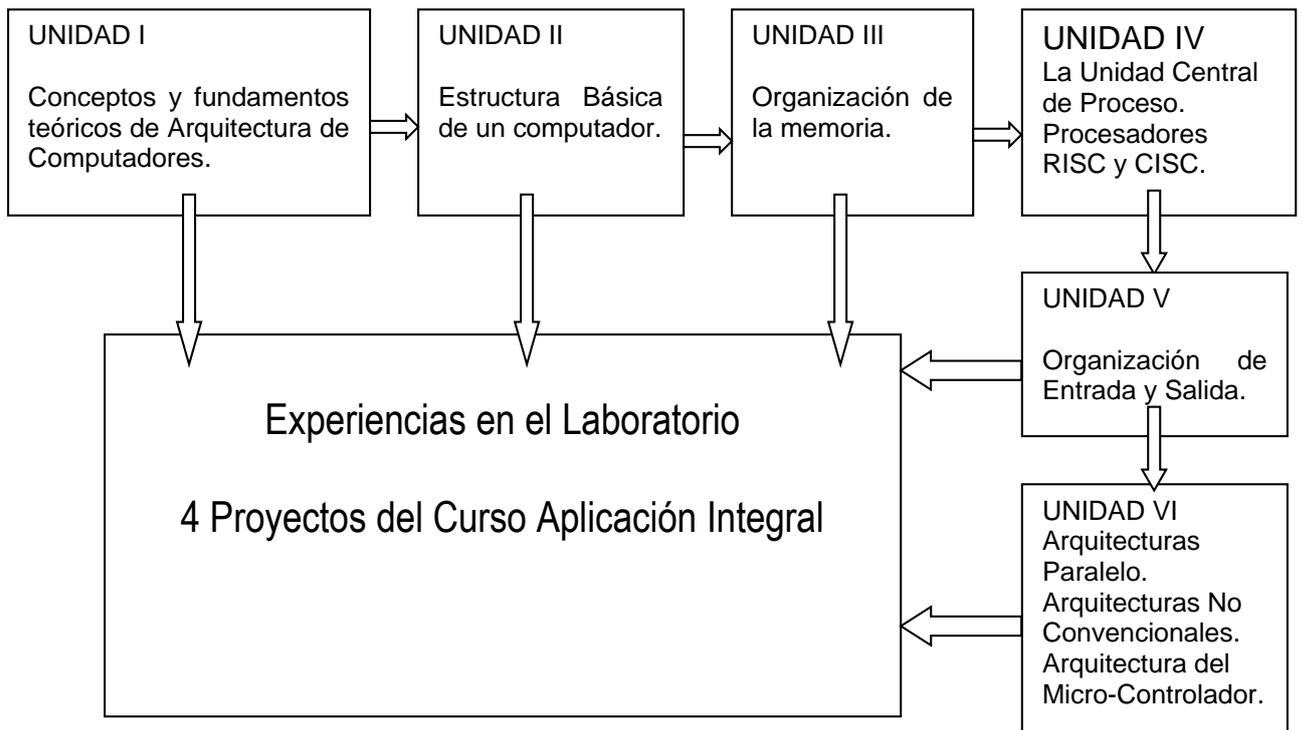
Unidad 3: Organización de la memoria.

Unidad 4: La Unidad Central de Proceso. Procesadores RISC y CISC.

Unidad 5: Organización de Entrada y Salida.

Unidad 6: Arquitecturas Paralelo. Arquitecturas No Convencionales. Arquitectura del Micro-Controlador.

5. RED DE APRENDIZAJE



6. UNIDADES DE APRENDIZAJE

UNIDAD 1: Conceptos y Fundamentos Teóricos de Arquitectura de Computadores.

Logros de aprendizaje:

- Conocer los conceptos fundamentales de los Modelos de Computación y de la Arquitectura del Computador.
- Reconocer y saber como es el comportamiento de las Máquinas Virtuales y Multinivel.
- Reconocer y saber la estructura y clases de los Registros y Buses.

Nº horas 15

SEMANA(S) Nº 1, 2 y 3

Tema	Actividades de Aprendizaje
1. Modelos de Computación. Máquinas Virtuales. Maquinas Multinivel.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la primera unidad. Desarrollo en el laboratorio de experiencias la simulación por PC, diseño e
2. Definición del concepto de Arquitectura del Computador. Organización del Computador. Estructura del Computador.	

Evolución de la Arquitectura del Computador. 3. Modelo de Von Neumann. 4. Estructura y clases de registros y Buses.	implementación de Proyecto N° 1 Arquitectura del Micro-Computador con el CPU 8086. Implementación y Programación. Monografía según el calendario.
---	---

UNIDAD TEMATICA 2: Estructura Básica de un Computador.

Logros de aprendizaje:

- Reconocer la organización básica del Computador, organización del procesador numérico.
- Reconocer los Puertos y ranuras de expansión del Computador
- Saber la codificación de las instrucciones, ensamblado, enlazado, carga y ejecución..
- Saber los tipos de Instrucciones.

Nº horas 15, SEMANA(S) N° 4, 5 y 6

Tema	Actividades de Aprendizaje
1. Organización básica, organización del Computador, organización del procesador numérico. 2. Interrupciones Clasificación de instrucciones. Computadores con Procesadores con registro de estado y con con Stack. 3. Puertos y ranuras de expansión del computador personal. 4. Arquitectura del Conjunto de Instrucciones. Ensamblado y enlazado. Carga y ejecución.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la segunda unidad. Desarrollo en el laboratorio de experiencias la simulación por PC, Sustentación del Proyecto N° 1 (Semana 4). Arquitectura del Micro-Computador con el CPU 8086. Implementación y Programación. Monografía. Ejecución del Proyecto N° 2. Ensamblaje y Diagnóstico de PC. Desarrollo Teórico – Práctico. Diagrama de flujo del Ensamblaje de PC. Diagrama de flujo del Diagnóstico de PC. Duración 3 semanas y media. Monografía. Según el calendario.

UNIDAD TEMATICA 3: Organización De La Memoria

Logros de aprendizaje:

- Conocer los conceptos fundamentales de los Memorias.
- Conocer la Organización y jerarquías de las Memorias.
- Diferenciar los diferentes tipos de Memorias.

Nº horas 15, SEMANA(S) N° 7 y 8

Tema	Actividades
1. Representación interna de datos. Tipos de memorias. 2. Organizaciones básicas de memoria. 3. Jerarquías de memoria. 4. Memoria virtual. Memoria caché. Examen Parcial.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la tercera unidad. Desarrollo en el laboratorio de experiencias la simulación por PC, Sustentación del Proyecto N° 2 (Semana 7). Ensamblaje y Diagnóstico de PC. Desarrollo Teórico – Práctico. Diagrama de flujo del Ensamblaje de PC. Diagrama de flujo del Diagnóstico de PC. Proyecto N° 3. Uso y Programación de las Interfaces de PC. Puertos Seriales y Paralelos. Aplicaciones prácticas. Monografía. Duración 3 semanas.

UNIDAD TEMATICA 4: La Unidad Central de Proceso. Procesadores RISC y CISC

Logros de aprendizaje:

- Reconocer la organización básica del Procesador, organización del procesador numérico.
- Saber como esta constituida la Unidad de transformación de datos (UAL). Diferenciar a los Procesadores CISC y RISC.

- Saber el control de flujo, control por hardware, control micro-programado.

Nº horas 10, SEMANA(S) Nº 9, 10 y 11

Tema	Actividades
1. Clasificación de instrucciones. Procesadores con un registro de estado general. Procesadores con Stack. 2. Arquitecturas RISC. Ventajas y Desventajas. Características principales. Organización básica. 3. Organización del Procesador Numérico. Control de Flujo. Control por hardware. Control micro-programado. 4. Unidad de transformación de datos (UAL). Clasificación de Procesadores: CISC vs. RISC.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la cuarta unidad. Sustentación del Proyecto Nº 3 (Semana 11). Uso y Programación de las Interfaces de PC. Puertos Seriales y Paralelos. Aplicaciones prácticas. Duración 3 semanas.

UNIDAD TEMATICA 5: Organización de las Entradas y Salidas

Logros de aprendizaje:

- Conocer y emplear los diferentes dispositivos de Entrada/Salida.
- Conocer y emplear los Buses, los mecanismos de control, las interrupciones y el acceso directo a memoria.
- Conocer y emplear los diferentes diseños de interfaces de Entrada/Salida.

Nº horas 10, SEMANA(S) Nº 12 y 13

Sesión / Tema	Actividades de Aprendizaje
1. Dispositivos de Entrada/Salida. Buses. 2. Mecanismos de control. Interrupciones. 3. Acceso directo a memoria. 4. Diseños de interfaces de Entrada/Salida.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la quinta unidad. Desarrollo en el laboratorio de experiencias la simulación por PC. Aplicaciones prácticas. Proyecto Nº 4. Uso y Programación del Assembler y Macroassembler de PC. Emuladores del funcionamiento de PC. Microcontroladores. Aplicaciones prácticas. Sustentación del Proyecto Nº 4 (Semana 13). Promedio final de los Proyectos del Curso.

UNIDAD TEMATICA 6: Arquitecturas Paralelo. Arquitecturas No Convencionales. Arquitectura del Micro-Controlador

Logros de aprendizaje:

- Saber en que consiste y como funciona Arquitectura de Máquina de Flujo de Datos.
- Conocer los conceptos fundamentales de las arquitecturas Paralelo, No Convencionales y del Micro-Controlador. Conocer los Modos de direccionamiento, Juego de instrucciones, Instrucciones de transferencia de información.
- Conocer como se constituyen la pila, subrutinas y paso de parámetros.
- Saber como es la programación en lenguaje ensamblador.

Nº horas 15, SEMANA(S) Nº 14, 15, 16 y 17

Sesión / Tema	Actividades
1. Paralelismo en sistemas de un solo procesador.	Exposición y presentación del profesor de la Teoría con el desarrollo práctico de las aplicaciones. Participación de alumnos con consultas y preguntas. Desarrollo de los

<p>2. Arquitecturas Paralelo. Pipeline. Arquitecturas no convencionales.</p> <p>3. Multiprocesadores. Introducción. Clasificación. Pipeline. Paralelismo en sistemas de varios procesadores.</p> <p>4. Microcontroladores. Modos de direccionamiento. Conjunto de instrucciones.</p> <p>5. Modos de direccionamiento. Conjunto de instrucciones. Programación en lenguaje ensamblador.</p> <p>Examen Final. Examen Sustitutorio.</p>	<p>ejercicios y problemas tipos por el profesor y los alumnos. Evaluación de la sexta unidad. Desarrollo en el laboratorio de experiencias la simulación por PC, diseño e implementación de Proyecto N° 5. Computadores como Servidores y Redes LAN. Simulador de Redes Packet Trace. Aplicaciones prácticas. Monografía. Duración 2 semanas. Sustentación del Proyecto N° 5 (Semana 15). Promedio final de los Proyectos del Curso.</p>
--	--

7. TÉCNICAS DIDÁCTICAS

El programa del curso se desarrollará sobre la base de la exposición del profesor con la participación activa de los estudiantes, teniendo en cuenta lo siguiente:

- Revisión de material de libro de texto previo al desarrollo de cada tema.
- Exposición general del tema.
- Presentación de ejemplos reales en aquellos casos en los que sea aplicable.
- Trabajos de investigación.
- Sustentación de trabajos.
- Lectura de bibliografía recomendada.
- En las clases de la parte de laboratorio se desarrollarán 4 proyectos.

8. EQUIPOS Y MATERIALES

- Pizarra y tizas y/o plumones.
- Retroproyector y transparencias.
- Guías para los Proyectos.
- Separatas puntuales.
- Laboratorio de Dispositivos Electrónicos.
- Laboratorio de Sistemas Digitales.
- Laboratorio de Computo.

9. EVALUACION

9.1. Criterios:

- La asistencia a clases es del 70 % como mínimo.
- Conocimientos.
- Desarrollo de laboratorios.
- Desarrollo de prácticas teóricas.

9.2. Fórmula:

	TIPO DE EVALUACIÓN	PORCENTAJE	DESCRIPCIÓN
1	Examen Parcial (PAR1)	20%	Evaluación en la semana 8.
2	Examen Final (FIN1)	30%	Evaluación en la semana 16.
3	Prácticas de Laboratorio (LABx)	25%	Son 5 laboratorios calificados.
4	Prácticas de Teoría (PRTx)	15%	Son 3 prácticas calificadas.
5	Trabajo de Investigación + Exposición en Teoría (TRA1+ EXP1)	10%	Evaluación en la semana 15

Fórmula:

Formula: $((LAB1+LAB2+LAB3+LAB4+LAB5)/5+(PRT1+PRT2+PRT3+TRA1+EXP1)/4+PAR1+FIN1)/4$

10. REFERENCIAS BIBLIOGRAFICAS Y OTRAS FUENTES

1. Hennessy, John L. y Patterson, David A. (2003). Computer Architecture: A Quantitative Approach McGraw Hill. Edition: 3. 1136 paginas.
2. Patterson, David A. y John L. Hennessy. (2005). Computer organization and design: the hardware/software interface /. David A. Patterson, Amsterdam: Elsevier, cop. Edition 3rd ed. 621 paginas.
3. W. Stallings, Organización y Arquitectura de Computadores, 7ma. Edición, Prentice Hall. 2 de Febrero 2009. 840 paginas.

ENLACES WEB

1. <http://www.conozcasuhardware.com/>
2. <http://www.cs.wisc.edu/~larus/spim.html>
3. <http://www.cs.wisc.edu/~arch/www/>
4. <http://www.mips.com>
5. <http://www.computerhistory.org/>
6. <http://pchardware.org/>
7. <http://www.clubedohardware.com.br>